

	$x$	$x^2$	$x^3$	$x^4$
SA	0	0	0	0
SB	1	0	0	0
SC	0	1	0	0
SD	1	0	1	0
SE	0	1	0	1
SF	0	0	1	0
SG	1	0	0	1
SH	1	1	0	0
SI	0	1	1	0
SL	1	0	1	1
SM	1	1	0	1
SN	1	1	1	0
SO	0	1	1	1
SP	0	0	1	1
SQ	0	0	0	1

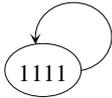


Figura 54. Sequenza di conteggio per il circuito di Figura 53.

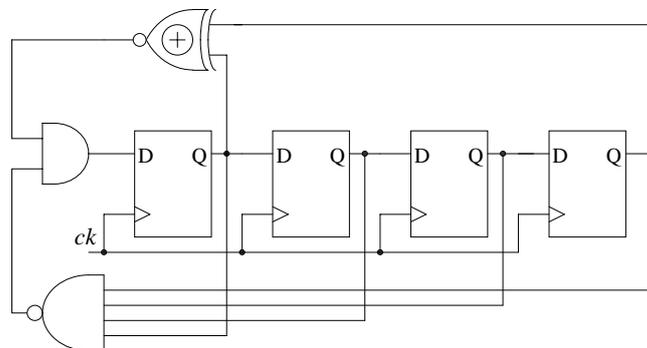


Figura 55. Linear feedback shift register con stato trappola “1111” e rete di decodifica dello stato trappola.

*Contatore pseudocasuale per un numero qualsiasi*

A partire da un generatore di numeri pseudocasuali con sequenza di lunghezza massima  $N = 2^n - 1$  è possibile, aggiungendo una rete di decodifica, ricavare un contatore non binario che attraversa un numero qualsiasi  $M$  di stati con  $M < N$ .

Un modo per ridurre il ciclo di conteggio consiste nel decodificare uno stato e imporre il successivo definendo un valore opportuno in ingresso a tutti gli elementi di