



Figura 44. Simboli circuitali ed esempi di schemi elettrici di latch con segnali di set e reset asincroni.

- Set e Reset asincroni, attivi alti (il reset prevale sul set).
- Set e Reset asincroni, attivi alti (il set prevale sul reset).
- Set e Reset asincroni, attivi bassi (il set prevale sul reset).
- Set e Reset asincroni, Set attivo alto, Reset attivo basso (il set prevale sul reset).